

**BỘ CÔNG THƯƠNG
TRƯỜNG ĐẠI HỌC SAO ĐỎ

**ĐỀ CƯƠNG CHI TIẾT HỌC PHẦN
KỸ THUẬT ĐIỆN TỬ**

Số tín chỉ: 3

Trình độ đào tạo: Đại học

Ngành đào tạo: Kỹ thuật cơ điện tử

Năm 2022

ĐỀ CƯƠNG CHI TIẾT HỌC PHẦN

Trình độ đào tạo: Đại học

Ngành đào tạo: Kỹ thuật cơ điện tử

1. Tên học phần: Kỹ thuật điện tử

2. Mã học phần: DTVT 002

3. Số tín chỉ: 3 (2, 1)

4. Trình độ cho sinh viên: Năm thứ hai

5. Phân bổ thời gian

- Lên lớp: 30 giờ lý thuyết, 30 giờ thực hành.

- Tự học: 90 giờ.

6. Điều kiện tiên quyết: Sau khi sinh viên đã học xong học phần Vật lý ứng dụng D2

7. Giảng viên

STT	Học hàm, học vị, họ tên	Số điện thoại	Email
1	Ths. Nguyễn Thị Quyên	0915203904	quyennt96.17@gmail.com
2	Ths. Tạ Thị Mai	0972.200.364	maidtth@gmail.com
3	Ths. Hoàng Thị Minh Hồng	0988.926.323	minhhong.saodo@gmail.com
4	Ths. Trần Duy Khánh	0989.201.244	khanhtranduy1978@gmail.com
5	Ths. Lê Văn Sơn	0977.985.786	anhsondt@gmail.com
6	Ths. Nguyễn Văn Tiến	0964.635.992	prochipcompany@gmail.com

8. Mô tả nội dung của học phần

Kỹ thuật điện tử là học phần trang bị cho sinh viên những kiến thức cơ bản về các linh kiện điện tử như: cấu tạo, nguyên lý hoạt động, các đặc tính kỹ thuật, cách tra cứu, đo thử cũng như ứng dụng của các linh kiện điện tử thông dụng : Điện Trở, Tụ điện, Cuộn cảm, Diode, Transistor lưỡng cực (BJT), Transistor hiệu ứng trường (FET), SCR, Diac, Triac, UJT, và các vi mạch, linh kiện bán dẫn khác... Từ đó sinh viên có khả năng phân tích và thiết kế một số mạch điện tử cơ bản như: các mạch tạo nguồn, mạch tạo xung, mạch điều khiển số từ các yêu cầu thực tế cho trước.

9. Mục tiêu và chuẩn đầu ra học phần

9.1. Mục tiêu

Mục tiêu học phần thỏa mãn mục tiêu của chương trình đào tạo:

Mục tiêu	Mô tả	Mức độ theo thang đo Bloom	Phân bổ mục tiêu học phần trong CTĐT
MT1	Kiến thức		

Mục tiêu	Mô tả	Mức độ theo thang đo Bloom	Phân bổ mục tiêu học phần trong CTĐT
MT1.1	Trình bày được các khái niệm về mạch điện tương tự, số. Trình bày được cấu tạo nguyên lý làm việc của linh kiện điện tử, các mạch điện tử cơ bản.	2	[1.2.1.2a]
MT1.2	Có kiến thức về các phương pháp đánh giá, xác định trị số của linh kiện điện tử và mạch điện tử.	3	[1.2.1.2b]
MT2	Kỹ năng		
MT2.1	Có khả năng phân tích, thiết kế được các mạch điện tử.	4	[1.2.2.1]
MT2.2	Có kỹ năng nhận diện linh kiện điện tử, đánh giá chất lượng linh kiện điện tử và mạch điện tử.	4	[1.2.2.1] [1.2.2.2]
MT3	Mức tự chủ và trách nhiệm		
MT3.1	Chủ động trong quá trình thiết kế mạch điện tử.	3	[1.2.3.1]
MT3.2	Thi hành và tuân thủ nguyên tắc khi đo kiểm và đánh giá chất lượng linh kiện điện tử và mạch điện tử.	4	[1.2.3.1]
MT3.3	Có khả năng làm việc độc lập, làm việc theo nhóm trong việc phân tích và thiết kế mạch điện tử. Có năng lực đánh giá, đưa ra kết luận các công việc của nhóm.	4	[1.2.3.2]

9.2. Chuẩn đầu ra

Sự phù hợp của chuẩn đầu ra học phần với chuẩn đầu ra của chương trình đào tạo:

CDR học phần	Mô tả	Thang đo Bloom	Phân bổ CDR học phần trong CTĐT
CDR1	Kiến thức		
CDR1.1	- Trình bày được cấu tạo, nguyên lý làm việc và chức năng của linh kiện điện tử và mạch điện tử. - Phân biệt được linh kiện, mạch điện tử, các chế độ làm việc.	2	[2.1.4]
CDR1.2	Phân tích các bước xây dựng mạch điện tử và lựa chọn	3	

CDR học phần	Mô tả	Thang đo Bloom	Phân bố CDR học phần trong CTĐT
	nguồn cung cấp phù hợp cho mạch điện. Phác thảo được các phương pháp đo kiểm các tham số của mạch điện tử, đánh giá chất lượng linh kiện và mạch điện tử		
CDR2	Kỹ năng		
CDR2.1	Nhận diện, xác định trị số của các linh kiện điện tử được sử dụng trong thực tế. Sử dụng thành thạo thiết bị đo để xác định tham số, đánh giá chất lượng linh kiện điện tử và mạch điện tử.	3	[2.2.2]
CDR2.2	Phân tích, đọc và đánh giá được một số mạch điện tử	5	
CDR3	Mức tự chủ và trách nhiệm		
CDR3.1	Sáng tạo, khoa học, cẩn thận trong quá trình đo kiểm, đánh giá linh kiện điện tử, mạch điện tử.	4	[2.3.1]
CDR3.2	Chủ động trong quá trình xây dựng và vận hành các mạch điện tử.	3	[2.3.3]

10. Ma trận liên kết nội dung với chuẩn đầu ra học phần

Chương	Nội dung học phần	Chuẩn đầu ra của học phần					
		CDR1		CDR2		CDR3	
		CDR 1.1	CDR 1.2	CDR 2.1	CDR 2.2	CDR 3.1	CDR 3.2
1	Chương 1. Linh kiện điện tử 1.1. Linh kiện thụ động 1.2. Linh kiện tích cực.	2		3		4	
2	Chương 2. Kỹ thuật tương tự 2.1. Nguồn một chiều 2.2. Khuếch đại 2.3. Khuếch đại dùng vi mạch thuật toán		3		4	4	3
3	Chương 3. Kỹ thuật xung – số 3.1. Khái niệm chung 3.2. Mạch không đồng bộ hai trạng thái không ổn định 3.4. Cơ sở đại số logic và các phần tử logic cơ bản 3.5. Mạch logic tổ hợp	2			5	4	3

Chương	Nội dung học phần	Chuẩn đầu ra của học phần					
		CĐR1		CĐR2		CĐR3	
		CĐR 1.1	CĐR 1.2	CĐR 2.1	CĐR 2.2	CĐR 3.1	CĐR 3.2
	3.6. Mạch dây						

11. Đánh giá học phần

11.1. Ma trận phương pháp kiểm tra đánh giá với chuẩn đầu ra học phần

STT	Điểm thành phần	Quy định	Trọng số	Phương pháp kiểm tra đánh giá (Hình thức, thời gian, thời điểm)	CĐR của học phần			Ghi chú
					CĐR1	CĐR2	CĐR3	
1	Điểm kiểm tra thường xuyên; điểm đánh giá nhận thức và thái độ; điểm chuyên cần.	01 điểm	20%	+ Hình thức: Vấn đáp; + Thời điểm: Trong các giờ học trên lớp.	CĐR1.1, CĐR1.2.	CĐR2.1, CĐR2.2.	CĐR3.1, CĐR3.2.	Trung bình cộng các điểm đánh giá
2	Điểm kiểm tra giữa học phần.	01 điểm	30%	+ Hình thức: Tự luận; + Thời gian: 90 phút; + Thời điểm: Giờ học 35, 36 trên lớp.	CĐR1.1.	CĐR2.2.	CĐR3.2.	
3	Điểm thi kết thúc học phần.	01 điểm	50%	+ Hình thức: Trắc nghiệm; + Thời gian: 60 phút; + Thời điểm: Theo lịch thi học kỳ	CĐR1.1, CĐR1.2.	CĐR2.1, CĐR2.2.	CĐR3.1, CĐR3.2.	

11.2. Cách tính điểm học phần

Điểm học phần là trung bình cộng các điểm thành phần đã nhân trọng số. Tính theo thang điểm 10, làm tròn đến một chữ số thập phân. Sau đó chuyển thành thang điểm chữ và thang điểm điểm 4.

12. Yêu cầu học phần

- Tham gia tối thiểu 80% số tiết học trên lớp dưới sự hướng dẫn của giảng viên.

- Đọc và nghiên cứu tài liệu phục vụ học phần, hoàn thành các bài tập cá nhân và bài tập nhóm.

- Chủ động ôn tập, hoàn thiện bài tập lớn.

- Tham gia kiểm tra giữa học phần, thi kết thúc học phần.

- Dụng cụ học tập: Thiết bị, linh kiện, vở ghi, bút,...

13. Tài liệu phục vụ học phần

Tài liệu bắt buộc:

[1]. PGS-PTS Đỗ Xuân Thụ (2008), *Kỹ thuật điện tử*, NXB Giáo dục.

Tài liệu tham khảo:

[2]. Phạm Minh Hà (2008), *Kỹ thuật mạch điện tử*, NXB Khoa học và kỹ thuật.

[3]. Lương Ngọc Hải, Lê Hải Sâm (2015), *Điện tử số*, NXB Giáo dục Việt Nam.

[4]. PGS.TS. Nguyễn Quốc Trung (2012), *Kỹ thuật số* - NXB Giáo dục Việt Nam.

14. Nội dung chi tiết học phần và phương pháp dạy-học

TT	Nội dung giảng dạy	Số tiết	Phương pháp dạy-học	CDR học phần
1	<p>Chương 1. Linh kiện điện tử</p> <p>Mục tiêu chương:</p> <ul style="list-style-type: none"> - Hiểu được cấu tạo nguyên lý hoạt động của linh kiện điện tử - Nhận dạng và đo kiểm và đánh giá được chất lượng linh kiện điện tử. <p>Nội dung cụ thể:</p> <p>1.1. Linh kiện thụ động</p> <p>1.1.1. Điện trở</p> <p>1.1.2. Tụ điện</p> <p>1.1.3. Cuộn cảm</p> <p>1.1.4. Máy biến áp</p> <p>1.2. Linh kiện tích cực.</p> <p>1.2.1. Chất bán dẫn điện và phân tử một mặt ghép P-N</p> <p>1.2.2. Phần tử hai mặt ghép P-N</p> <p>1.2.3. Phần tử nhiều mặt ghép P-N</p> <p>Bài thực hành 1. Sử dụng thiết bị đo.</p> <p>Bài thực hành 2. Linh kiện thụ động</p> <p>Bài thực hành 3. Diode, transistor lưỡng cực</p> <p>Bài thực hành 4. Thyristor, triac, transistor trường</p>	16 (8LT, 8TH)	<p>Thuyết trình, đàm thoại nêu vấn đề</p> <p>- Giảng viên:</p> <ul style="list-style-type: none"> + Trình bày nội dung chương 1. + Giảng giải, đàm thoại làm rõ các nội dung. + Nêu vấn đề thực tiễn và yêu cầu cần giải quyết. + Giao nội dung, hướng dẫn sinh viên thực hành. + Giảng viên nhận xét đánh giá kết quả thực hành. <p>- Sinh viên:</p> <ul style="list-style-type: none"> + Đọc trước tài liệu [1] mục 2.1, 2.2, 2.7. + Lắng nghe, quan sát, ghi chép, trả lời câu hỏi. + Làm bài tập thực hành chương 1. + Đọc tài liệu tham khảo [2] chương 3. 	CDR1.1, CDR2.1.

TT	Nội dung giảng dạy	Số tiết	Phương pháp dạy-học	CĐR học phần
2	<p>Chương 2. Kỹ thuật tương tự</p> <p>Mục tiêu chương:</p> <ul style="list-style-type: none"> - Hiểu nguyên tắc xây dựng tầng khuếch đại dùng transistor. - Hiểu được nhiệm vụ của nguồn một chiều và nguyên tắc xây dựng mạch nguồn một chiều. - Phân tích được nguyên tắc làm việc của các tầng khuếch đại dùng transistor. - Phân tích được nguyên tắc làm việc của mạch nguồn một chiều <p>Nội dung cụ thể:</p> <p>2.1. Nguồn một chiều</p> <p>2.2. Khuếch đại</p> <p>2.3. Khuếch đại dùng vi mạch thuật toán</p> <p>Kiểm tra giữa học phần 90 phút</p> <p>Bài thực hành 5. Các mạch phân khuếch đại dùng transistor</p> <p>Bài thực hành 6. Mạch chỉnh lưu 1 pha</p> <p>Bài thực hành 7. Mạch ổn áp</p>	22 (8LT, 12TH, 2KT)	<p>Thuyết trình, đàm thoại nêu vấn đề</p> <p>- Giảng viên:</p> <ul style="list-style-type: none"> + Trình bày nội dung chương 2. + Giảng giải, đàm thoại làm rõ các nội dung. + Nêu vấn đề thực tiễn và yêu cầu cần giải quyết. + Giao nội dung, hướng dẫn sinh viên thực hành. + Giảng viên nhận xét đánh giá kết quả thực hành. <p>- Sinh viên:</p> <ul style="list-style-type: none"> + Đọc trước tài liệu [1] mục 2.3, 2.4, 2.6. + Lắng nghe, quan sát, ghi chép, trả lời câu hỏi. + Làm bài tập thực hành chương 2. + Đọc tài liệu tham khảo tài liệu [2] chương 3, chương 7. + Sinh viên làm bài kiểm tra giữa học phần. 	CĐR1.2, CĐR2.2, CĐR3.2.
3	<p>Chương 3. Kỹ thuật xung - số</p> <p>Mục tiêu chương:</p> <ul style="list-style-type: none"> - Hiểu khái niệm xung – số. - Hiểu được cơ sở của đại số logic, các phép toán trong đại số logic. - Phân tích và xây dựng được các mạch điện làm việc ở chế độ xung - số. <p>Nội dung cụ thể:</p> <p>3.1. Khái niệm chung</p> <p>3.1.1. Tín hiệu xung và các tham số</p> <p>3.1.2. Chế độ khoá dùng transistor.</p>	22 (12LT, 10TH)	<p>Thuyết trình, đàm thoại nêu vấn đề</p> <p>- Giảng viên:</p> <ul style="list-style-type: none"> + Trình bày nội dung chương 3. + Giảng giải, đàm thoại làm rõ các nội dung. + Nêu vấn đề thực tiễn và yêu cầu cần giải quyết. + Giao nội dung, hướng dẫn sinh viên thực hành. 	CĐR1.1, CĐR2.2, CĐR3.1, CĐR3.2.

TT	Nội dung giảng dạy	Số tiết	Phương pháp dạy-học	CĐR học phần
	<p>3.1.3. Chế độ khoá dùng IC khuếch đại thuật toán.</p> <p>3.2. Mạch không đồng bộ hai trạng thái không ổn định</p> <p>3.2.1. Đa hài dùng transistor</p> <p>3.2.1. Đa hài dùng IC 555</p> <p>3.3. Mạch tạo xung tam giác</p> <p>3.3.1. Các vấn đề chung</p> <p>3.3.2. Mạch tạo xung tam giác dùng vi mạch thuật toán</p> <p>3.4. Cơ sở đại số logic và các phần tử logic cơ bản</p> <p>3.4.1. Cơ sở đại số logic</p> <p>3.4.1.1. Các hệ đếm thông dụng</p> <p>3.4.1.2. Hệ tiện đề và định lý</p> <p>3.4.1.3. Hàm logic và cách biểu diễn</p> <p>3.4.1.4. Phương pháp tối thiểu hàm logic</p> <p>3.4.2. Các phần tử logic cơ bản</p> <p>3.4.3. Các thông số đặc trưng của phần tử IC logic</p> <p>3.5. Mạch logic tổ hợp</p> <p>3.5.1. Phần tử nửa tổng</p> <p>3.5.2. Phần tử tổng toàn phần 3 đầu vào</p> <p>3.5.3. Bộ dồn kênh và tách kênh</p> <p>3.5.4. Bộ biến đổi mã và giải mã</p> <p>3.6. Mạch dãy</p> <p>3.6.1. Các trigơ số</p> <p>3.6.2. Bộ đếm</p> <p>3.6.2.1. Bộ đếm nhị phân</p> <p>3.6.2.2. Bộ đếm thập phân</p> <p>Bài thực hành 8. Mạch dao động đa hài dùng transistor.</p> <p>Bài thực hành 9. Mạch dao động đa hài dùng IC555.</p>		<p>+ Giảng viên nhận xét đánh giá kết quả thực hành.</p> <p>- Sinh viên:</p> <p>+ Đọc trước tài liệu [1] chương 3.</p> <p>+ Lắng nghe, quan sát, ghi chép, trả lời câu hỏi.</p> <p>+ Làm bài tập chương 3.</p> <p>+ Đọc tài liệu tham khảo tài liệu [3] chương 5, 9; [4] chương 1, 2.</p> <p>+ Sinh viên làm bài kiểm tra giữa học phần.</p>	

TT	Nội dung giảng dạy	Số tiết	Phương pháp dạy-học	CĐR học phần
	<p><i>Bài thực hành 10.</i> Các phần logic nhớ cơ bản.</p> <p><i>Bài thực hành 11.</i> Bộ đếm 10 mã BCD.</p>			

Hải Dương, ngày 9 tháng 8 năm 2022

**KT. HIỆU TRƯỞNG
PHÓ HIỆU TRƯỞNG**



TS. Nguyễn Thị Kim Nguyên

**KT. TRƯỞNG KHOA
PHÓ TRƯỞNG KHOA**

Phạm Công Tảo

TRƯỞNG BỘ MÔN

Nguyễn Tiến Phúc