

**BỘ CÔNG THƯƠNG  
TRƯỜNG ĐẠI HỌC SAO ĐỎ  
\*\*\*\*\***

**ĐỀ CƯƠNG CHI TIẾT HỌC PHẦN  
KỸ THUẬT XUNG**

**Số tín chỉ: 2**

**Trình độ đào tạo: Đại học**

**Ngành: Công nghệ kỹ thuật ô tô**

**Năm 2016**

## ĐỀ CƯƠNG CHI TIẾT HỌC PHẦN

Trình độ đào tạo: Đại học

Ngành đào tạo: Công nghệ kỹ thuật ô tô

- Tên học phần:** Kỹ thuật xung
- Mã học phần:** DTU 224
- Số tín chỉ:** 2 (2, 0)
- Trình độ cho sinh viên:** Năm thứ ba
- Phân bố thời gian:**
  - Lên lớp: 30 tiết lý thuyết, 0 tiết thực hành
  - Tự học: 60 giờ
- Điều kiện tiên quyết:** Kỹ thuật điện tử
- Giảng viên:**

STT	Học hàm, học vị, họ tên	Số điện thoại	Email
1.	Th.S. Lê Văn Sơn	0977.985.786	anhsondt@gmail.com
2.	ThS. Nguyễn Tiến Phúc	0976.084.386	phuchongsaodo@gmail.com
3.	ThS. Hoàng Thị Minh Hồng	0988.926.323	minhhong.saodo@gmail.com

### 8. Mô tả nội dung của học phần:

Học phần kỹ thuật xung cung cấp cho sinh viên những kiến thức cơ bản về khái niệm tín hiệu xung, mạch khóa điện tử dùng transistor, dùng IC khuếch đại thuật toán, mạch tạo xung tam giác, mạch vi phân, tích phân, mạch đa hài dùng transistor, mạch đa hài dùng IC555, mạch dao động tích thoát dùng UJT, mạch tạo xung dùng cổng logic, mạch dao động VCO dùng IC566, mạch dao động cơ bản dùng IC567.

### 9. Mục tiêu và chuẩn đầu ra của học phần:

#### 9.1. Mục tiêu

- Mục tiêu học phần thỏa mãn mục tiêu của chương trình đào tạo:

Mục tiêu	Mô tả	Mức độ theo thang đo Bloom	Phân bố mục tiêu học phần trong CTĐT
<b>MT1</b>	<b>Kiến thức</b>		
MT1.1	Có kiến thức nền tảng để phân tích, thiết kế, lắp đặt và điều khiển các mạch xung cơ bản.	2	[1.2.1.2b]
MT1.2	Vận dụng các kiến thức đã học để giải quyết các bài toán liên quan đến phân tích, thiết kế hệ thống điều khiển sử	3	[1.2.1.2b]

<b>Mục tiêu</b>	<b>Mô tả</b>	<b>Mức độ theo thang đo Bloom</b>	<b>Phân bổ mục tiêu học phần trong CTĐT</b>
	dụng mạch tạo xung cơ bản.		
<b>MT2</b>	<b>Kỹ năng</b>		
MT2.1	Có kỹ năng thiết kế, lắp đặt, vận hành, kiểm tra, đo kiểm, chẩn đoán, bảo trì, bảo dưỡng hệ thống điều khiển sử dụng mạch xung cơ bản.	4	[1.2.2.1]
MT2.2	Có kỹ năng phân tích, tổng hợp, đánh giá và năng lực học tập nâng cao các kiến thức chuyên môn để giải quyết vấn đề liên quan đến hệ thống điều khiển xung trong ô tô.	4	[1.2.2.3]
<b>MT3</b>	<b>Năng lực tự chủ và trách nhiệm</b>		
MT3.1	Có năng lực làm việc độc lập, làm việc theo nhóm và chịu trách nhiệm trong công việc.	3	[1.2.3.1]

## 9.2. Chuẩn đầu ra

- Sự phù hợp của chuẩn đầu ra học phần với chuẩn đầu ra của chương trình đào tạo:

<b>CDR học phần</b>	<b>Mô tả</b>	<b>Thang đo Bloom</b>	<b>Phân bổ CDR học phần trong CTĐT</b>
<b>CDR1</b>	<b>Kiến thức</b>		
CDR1.1	Vận dụng kiến thức về kỹ thuật xung để phân tích, tính toán thiết kế cách mạch xung cơ bản.	3	[2.1.3]
CDR1.2	Có khả năng đánh giá được tình trạng của các mạch điện tử, mạch xung cơ bản trong ô tô và đưa ra các phương án sửa chữa, bảo dưỡng.	5	[2.1.4]
<b>CDR2</b>	<b>Kỹ năng</b>		
CDR2.1	Vận dụng được kiến thức về kỹ thuật xung có khả năng cải tạo, thiết kế các mạch xung cơ bản sử dụng trong ô tô.	3	[2.2.1]
CDR2.2	Phân tích, thiết kế được các mạch tạo xung cơ bản trong hệ thống điện ô tô.	4	[2.2.6]
<b>CDR3</b>	<b>Năng lực tự chủ và trách nhiệm</b>		
CDR3.1	Có khả năng làm việc độc lập hoặc làm việc theo nhóm, chịu trách nhiệm cá nhân và trách nhiệm đối	3	[2.3.1]

CDR học phần	Mô tả	Thang đo Bloom	Phân bố CDR học phần trong CTĐT
	với nhóm trong điều kiện làm việc thay đổi.		
CDR3.2	Có khả năng tự định hướng, đưa ra kết luận và bảo vệ quan điểm cá nhân trong lĩnh vực điện, điện tử.	3	[2.3.3]

### 10. Ma trận liên kết nội dung với chuẩn đầu ra học phần:

Chương	Nội dung học phần	Chuẩn đầu ra của học phần					
		CDR1		CDR2		CDR3	
		CDR 1.1	CD R 1.2	CDR 2.1	CDR 2.2	CDR 3.1	CDR 3.2
1	Chương 1. Khái niệm cơ bản về kỹ thuật xung 1.1. Các khái niệm cơ bản. 1.2. Các tham số cơ bản của tín hiệu xung. 1.3. Hai trạng thái khóa của transistor. 1.4. Hai trạng thái khóa của IC khuếch đại thuật toán.	X	X		X	X	X
2	Chương 2 : Các phương pháp biến đổi dạng xung 2.1. Mạch lọc 2.2. Mạch tạo xung tam giác. 2.3. Mạch vi phân. 2.4. Mạch hạn chế điện áp	X	X		X	X	X
3	Chương 3: Các mạch tạo xung 3.1. Mạch dao động đa hài lưỡng ổn. 3.2. Mạch dao động đa hài đơn ổn. 3.3. Mạch dao động đa hài phi ổn.	X	X		X	X	X
4	Chương 4: Vi mạch định thời 555 4.1. Sơ đồ chân và cấu trúc 555 4.2. Mạch đa hài phi ổn dùng IC555 4.3. Mạch đa hài đơn ổn dùng IC555.	X	X		X		X
5	Chương 5: Mạch dao động tích thoát dùng UJT. 5.1. Giới thiệu 5.2. Mạch dao động tích thoát cơ bản. 5.3. Tần số của mạch dao động tích thoát. 5.4. Phương trình đường tải		X		X		X
6	Chương 6: Mạch dao động tạo xung dùng công logic, VCO, CCO 6.1. Mạch đa hài đơn ổn dùng công logic.	X			X	X	X

Chương	Nội dung học phần	Chuẩn đầu ra của học phần					
		CDR1		CDR2		CDR3	
		CDR 1.1	CD R 1.2	CDR 2.1	CDR 2.2	CDR 3.1	CDR 3.2
	6.2. Mạch đa hài tự dao động dùng cổng logic. 6.3. Mạch dao động VCO dùng IC 566. 6.4. Mạch dao động CCO dùng IC 567. 6.5. Sơ đồ mạch tạo dao động cơ bản IC567.						

## 11. Đánh giá học phần

### 11.1. Kiểm tra và đánh giá trình độ

Chuẩn đầu ra	Mức độ thành thạo được đánh giá bởi
CDR1	Bài tập thực hành, bài tập lớn, kiểm tra thường xuyên, giữa học phần
CDR2	Bài tập lớn về phân tích hoạt động của các mạch tạo xung cơ bản; thi kết thúc học phần.
CDR3	Kiểm tra thường xuyên; Bài tập lớn và các chủ đề thiết kế mạch điện hoặc lắp trên panel các mạch tạo xung theo nhóm

**11.2. Cách tính điểm học phần:** Tính theo thang điểm 10 sau đó chuyển thành thang điểm chữ và thang điểm 4

STT	Điểm thành phần	Quy định	Trọng số	Ghi chú
1	Điểm thường xuyên, đánh giá nhận thức, thái độ thảo luận, chuyên cần của sinh viên, điểm bài tập lớn, bài tập thực hành.	01 điểm đánh giá trở lên	20%	
2	Kiểm tra giữa học phần	01 bài	30%	
3	Thi kết thúc học phần	01 bài	50%	

### 11.3. Phương pháp đánh giá

Điểm kiểm tra thường xuyên; điểm đánh giá nhận thức; điểm thái độ tham gia thảo luận; điểm chuyên cần được đánh giá theo phương pháp quan sát. Điểm bài tập lớn được đánh giá theo hình thức tự luận. Điểm thực hành được đánh giá theo hình thức đánh giá năng lực thực hiện.

Kiểm tra giữa học phần được thực hiện sau khi học xong chương 3, được đánh giá theo hình thức tự luận:

- + Thời gian làm bài: 90 phút
- + Sinh viên không sử dụng tài liệu

Thi kết thúc học phần theo hình thức trắc nghiệm:

- + Thời gian làm bài: 60 phút
- + Sinh viên không sử dụng tài liệu

## 12. Phương pháp dạy và học

Giảng viên giới thiệu học phần, tài liệu học tập, tài liệu tham khảo, các địa chỉ website để tìm tư liệu liên quan đến môn học. Nêu nội dung cốt lõi của chương và tổng kết chương, sử dụng bài giảng điện tử và các giáo cụ trực quan trong giảng dạy. Tập trung hướng dẫn học, phản hồi kết quả thảo luận, bài tập lớn, kết quả kiểm tra và các nội dung lý thuyết chính mỗi chương.

Giảng viên mô tả các mạch tạo xung được ứng dụng trong thực tế sản xuất và trong các mạch điều khiển trong ô tô.

Các phương pháp giảng dạy có thể áp dụng: Phương pháp thuyết trình; Phương pháp thảo luận nhóm; Phương pháp mô phỏng; Phương pháp làm mẫu.

Sinh viên chuẩn bị bài từng chương, làm bài tập đầy đủ, trau dồi kỹ năng làm việc nhóm để chuẩn bị bài thảo luận.

Sinh viên tích cực, chủ động nắm bắt kiến thức lý thuyết để vận dụng và phát triển kỹ năng, tư duy trong thực hiện nhiệm vụ do giảng viên yêu cầu, đồng thời sinh viên phải thể hiện được tính kiên trì, tỉ mỉ và tuân thủ các thao tác an toàn điện với người và thiết bị sử dụng. Trong quá trình học tập, sinh viên được khuyến khích đặt câu hỏi phản biện, trình bày quan điểm, các ý tưởng sáng tạo mới dưới nhiều hình thức khác nhau.

## 13. Yêu cầu học phần

Yêu cầu về nghiên cứu tài liệu: Đọc các tài liệu về nguyên lý các mạch tạo xung, chức năng các linh kiện trong mạch.

Yêu cầu về làm bài tập: Làm đầy đủ các bài tập lớn và các chủ đề tự học theo nhóm.

Yêu cầu về thái độ học tập: Chuẩn bị đầy đủ tài liệu và dụng cụ trước khi đến lớp. Ghi chép và tích cực làm bài tập lớn và các chủ đề tự học, tự nghiên cứu.

Yêu cầu về chuyên cần: Sinh viên tham dự tối thiểu 80% thời lượng của học phần.

Yêu cầu về kiểm tra giữa kỳ và thi kết thúc học phần: Sinh viên thực hiện theo kế hoạch tiến độ, quy chế.

## 14. Tài liệu học tập:

### - Tài liệu bắt buộc:

[1]. Giáo trình Kỹ thuật xung, Trường Đại học Sao Đỏ (2016)

### - Tài liệu tham khảo:

[2]. Nguyễn Việt Nguyên (2008), *Kỹ thuật xung cơ bản và nâng cao*, NXB Hồng Đức.

[3]. Đỗ Xuân Thụ - Nguyễn Việt Nguyên (2009), Bài tập Kỹ thuật điện tử, NXB GD.

## 15. Nội dung chi tiết học phần:

TT	Nội dung giảng dạy	Lý thuyết	Tài liệu đọc trước	Nhiệm vụ của sinh viên
1	<p><b>Chương 1. Khái niệm cơ bản về kỹ thuật xung.</b></p> <p><b>Mục tiêu chương:</b></p> <ul style="list-style-type: none"> <li>- Trình bày khái niệm và các tham số cơ bản của tín hiệu xung.</li> <li>- Phân tích các trạng thái khóa của transistor</li> </ul> <p><b>Nội dung cụ thể:</b></p> <ul style="list-style-type: none"> <li>1.1. Các khái niệm cơ bản.</li> <li>1.2. Các tham số cơ bản của tín hiệu xung.</li> <li>1.3. Hai trạng thái khóa của transistor.</li> <li>1.4. Hai trạng thái khóa của IC khuếch đại thuật toán.</li> </ul>	02	[1]	<ul style="list-style-type: none"> <li>- Chuẩn bị giáo trình, vở ghi chép</li> <li>- Tài liệu học tập bắt buộc và tài liệu tham khảo.</li> <li>- Đồ dùng học tập</li> <li>- Đọc tài liệu bắt buộc phần 1.1; 1.2; 1.3; 1.4</li> </ul>
2	<p><b>Chương 2: Các phương pháp biến đổi dạng xung.</b></p> <p><b>Mục tiêu chương:</b></p> <ul style="list-style-type: none"> <li>- Trình bày nguyên lý hoạt động, chức năng linh kiện của các mạch lọc, mạch tạo xung tam giác, mạch vi phân, mạch hạn chế điện áp.</li> </ul> <p><b>Nội dung cụ thể:</b></p> <ul style="list-style-type: none"> <li>2.1. Mạch lọc</li> <li>2.2. Mạch tạo xung tam giác.</li> </ul>	02	[1], [2]	<ul style="list-style-type: none"> <li>- [1]: Đọc 2.1, 2.2</li> <li>- [2]: Đọc 2.1, 2.2.</li> <li>- Trình bày hoạt động của mạch lọc và mạch tạo xung tam giác.</li> </ul>
3	2.3. Mạch vi phân.	02	[1], [2]	<ul style="list-style-type: none"> <li>- [1]: Đọc 2.3</li> <li>- [2]: Đọc 2.4</li> <li>- Trình bày hoạt động của mạch tích phân.</li> </ul>
4	2.4. Mạch hạn chế điện áp	02	[1], [2] [3]	<ul style="list-style-type: none"> <li>- [1]: Đọc 2.4</li> <li>- [2]: Đọc 2.4</li> <li>- [3]: trang 15 đến 21.</li> <li>Trình bày hoạt động của mạch hạn chế điện áp.</li> </ul>
5	<p><b>Chương 3: Các mạch tạo xung.</b></p> <p><b>Mục tiêu chương:</b></p>	02	[1], [2]	<ul style="list-style-type: none"> <li>- [1]: Đọc 3.1</li> <li>- [2]: Đọc 3.1, 3.2,</li> </ul>

TT	Nội dung giảng dạy	Lý thuyết	Tài liệu đọc trước	Nhiệm vụ của sinh viên
	- Trình bày nguyên lý hoạt động, chức năng linh của một số mạch đa hài. <b>Nội dung cụ thể:</b> 3.1. Mạch dao động đa hài lưỡng ổn.			3.3, 3.4. - Giải thích chức năng linh kiện và trình bày hoạt động của mạch dao động đa hài lưỡng ổn
6	3.2. Mạch dao động đa hài đơn ổn	02	[1], [2]	- [1]: Đọc 3.2 - [2]: Đọc 4.1, 4.2, 4.3. - Trình bày nguyên lý mạch đa hài đơn ổn
7	3.3. Mạch dao động đa hài phi ổn	02	[1], [2]	- [1]: Đọc 3.3 - [2]: Đọc 5.1, 5.2, 5.3, 5.4, 5.5. - Trình bày nguyên lý mạch đa hài đơn ổn
8	Kiểm tra giữa học phần	02	Ôn tập nội dung chương 1, 2, 3	Làm bài kiểm tra tự luận
9	<b>Chương 4: Vi mạch định thời 555.</b> <b>Mục tiêu chương:</b> - Trình bày sơ đồ cấu trúc của IC 555. - Phân tích nguyên lý làm việc của mạch đa hài dùng IC 555 <b>Nội dung cụ thể:</b> 4.1. Sơ đồ chân và cấu trúc 555 4.2. Mạch đa hài phi ổn dùng IC555 4.3. Mạch đa hài đơn ổn dùng IC555	02	[1], [2]	- [1]: Đọc 4.1, 4.2, 4.3 - [2]: Đọc 7.2, 7.4 . - Trình bày chức năng các chân và sơ đồ mạch tạo xung dùng IC 555
10	<b>Chương 5: Mạch dao động tích thoát dùng UJT.</b> <b>Mục tiêu chương:</b> - Trình bày nguyên lý làm việc của mạch tích thoát dùng UJT. - Tính toán các tham số của mạch. <b>Nội dung cụ thể:</b> 5.1. Giới thiệu	02	[1], [2]	- [1]: Đọc 5.1, 5.2 - [2]: Đọc 8.1, 8.2. - Trình bày mạch dao động tích thoát cơ bản



TT	Nội dung giảng dạy	Lý thuyết	Tài liệu đọc trước	Nhiệm vụ của sinh viên
	5.2. Mạch dao động tích thoát cơ bản.			
11	5.3. Tần số của mạch dao động tích thoát. 5.4. Phương trình đường tải	02	[1], [2]	- [1]: Đọc 5.3, 5.4 - [2]: Đọc 8.2, 8.3, 8.4, 8.5. - Trình bày phương pháp tính toán các thông số của mạch.
12	<b>Chương 6: Mạch dao động tạo xung dùng cổng logic, VCO, CCO.</b> <b>Mục tiêu chương:</b> - Trình bày hoạt động của mạch đa hài dùng cổng logics - Phân tích mạch dao động dùng IC 566 và 567. <b>Nội dung cụ thể:</b> 6.1. Mạch đa hài đơn ổn dùng cổng logic. 6.2. Mạch đa hài tự dao động dùng cổng logic.	02	[1], [2]	- [1]: Đọc 6.1, 6.2 - [2]: Đọc 10.3, 10.4. - Trình bày mạch đa hài đơn ổn dùng cổng logic. - Trình bày mạch đa hài tự dao động dùng cổng logic.
13	6.3. Mạch dao động VCO dùng IC 566.	02	[1], [2]	- [1]: Đọc 6.3 - [2]: Đọc 12.2 - Trình bày mạch dao động dùng IC 566
14	6.4. Mạch dao động CCO dùng IC 567.	02	[1], [2]	- [1]: Đọc 6.4 - [2]: Đọc 12.2, 12.3 - Trình bày mạch dao động dùng IC 567
15	6.5. Sơ đồ mạch tạo dao động cơ bản IC567.	02	[1], [2]	- [1]: Đọc 6.5 - [2]: Đọc 12.3. - Phân tích chức năng linh kiện mạch dao động dùng IC567
16	Ôn thi kết thúc học phần		Ngân hàng câu hỏi ôn thi kết thúc học phần	- Sinh viên làm đề cương ôn tập theo ngân hàng câu hỏi thi kết thúc học phần và nộp bài tập lớn - Chuẩn bị các điều

TT	Nội dung giảng dạy	Lý thuyết	Tài liệu đọc trước	Nhiệm vụ của sinh viên
				kiện để thi kết thúc học phần.

Hải Dương, ngày 14 tháng 8 năm 2016

KT.HIỆU TRƯỞNG  
PHÓ HIỆU TRƯỞNG



TS. Phí Đăng Tuệ

TRƯỞNG KHOA

Trần Duy Khánh

TRƯỞNG BỘ MÔN

Nguyễn Tiến Phúc