

**BỘ CÔNG THƯƠNG  
TRƯỜNG ĐẠI HỌC SAO ĐỎ  
\*\*\*\*\***

**ĐỀ CƯƠNG CHI TIẾT HỌC PHẦN  
ĐIỀU KHIỂN LOGIC & PLC**

**Số tín chỉ: 03**

**Trình độ đào tạo: Đại học**

**Ngành: Công nghệ kỹ thuật cơ khí**

**Năm 2016**

## ĐỀ CƯƠNG CHI TIẾT HỌC PHẦN

Trình độ đào tạo: Đại học

Ngành: Công nghệ kỹ thuật cơ khí

1. Tên học phần: Điều khiển logic và PLC

2. Mã học phần: DIEN 322

3. Số tín chỉ: 3 (3,0)

4. Trình độ cho sinh viên: Năm thứ 3

5. Phân bổ thời gian:

- Lên lớp: 45 tiết lý thuyết, 00 giờ thực hành

- Tự học: 90 giờ

6. Điều kiện tiên quyết: Đã học xong các học phần: Toán ứng dụng A1, A2; Kỹ thuật điện; Kỹ thuật điện tử; Điện tử số.

7. Giảng viên:

STT	Học hàm, học vị, họ tên	Số điện thoại	Email
1	ThS. Lê Thị Mai	0986.371.196	lethimaidhsd@gmail.com
2	ThS. Nguyễn T P Oanh	0972.002.580	oanhdltchn@gmail.com
3	ThS. Nguyễn Thị Tâm	0975.272.376	Nguyentam0805@gmail.com
4	TS. Đỗ Văn Đình	0982.586.160	dodinh75@gmail.com

8. Mô tả nội dung của học phần

Học phần đề cập đến những kiến thức cơ bản về các hàm, tính chất đại số logic; Mô hình toán học; Cách phân tích, tổng hợp mạch điều khiển logic; Hệ điều khiển logic sử dụng PLC; Cấu trúc phần cứng và phần mềm của PLC S7-200.

9. Mục tiêu và chuẩn đầu ra học phần

9.1. Mục tiêu

Mục tiêu học phần thỏa mãn mục tiêu của chương trình đào tạo được trình bày theo bảng sau:

Mục tiêu	Mô tả	Mức độ theo thang đo Bloom	Phân bổ mục tiêu học phần trong CTĐT
MT1	<b>Kiến thức</b>		
MT1.1	Hiểu được kiến thức cơ bản về các hàm, tính chất của đại số logic.	3	[1.2.1.1b]
MT1.2	Vận dụng mô hình toán học vào tích tổng hợp mạch điều khiển logic và hệ điều khiển Logic sử dụng PLC	3	[1.2.1.2a]
MT2	<b>Kỹ năng</b>		
MT2.1	Phân tích được mạch logic. Phân biệt được cấu trúc phần cứng	4	[1.2.2.1]

Mục tiêu	Mô tả	Mức độ theo thang đo Bloom	Phân bổ mục tiêu học phần trong CTĐT
	và phần mềm PLC S7-200. Lập trình điều khiển hệ thống sử dụng PLC S7-200		
MT2.2	Ứng dụng được phần mềm tin học chuyên ngành mềm step7 microwin và Simulator để thiết kế và mô phỏng các mạch đã thiết kế.	4	[1.2.2.2]
<b>MT3</b>	<b>Năng lực tự chủ và trách nhiệm</b>		
MT3.1	Có năng lực làm việc độc lập, làm việc theo nhóm và chịu trách nhiệm trong công việc.d	4	[1.2.3.1]
MT3.2	Có khả năng tự học, nghiên cứu tiếp thu khoa học công nghệ tiên tiến	3	[1.2.3.2]

### 9.2. Chuẩn đầu ra

Sự phù hợp của chuẩn đầu ra học phần với chuẩn đầu ra của chương trình được trình bày theo bảng sau:

CĐR học phần	Mô tả	Thang đo Bloom	Phân bổ CĐR học phần trong CTĐT
<b>CĐR1</b>	<b>Kiến thức</b>		
CĐR1.1	Vận dụng các kiến thức về khoa học tự nhiên để tổng hợp mạch logic trình tự. Sử dụng thành thạo phần mềm step7 microwin và Simulator để thiết kế và mô phỏng các mạch đã thiết kế.	3	[2.1.2]
CĐR1.2	Vận dụng các kiến thức về môn học để phân tích quy trình thiết kế, lập trình được theo yêu cầu công nghệ cụ thể.	3	[2.1.4]
<b>CĐR2</b>	<b>Kỹ năng</b>		
CĐR2.1	Sử dụng thành thạo phần mềm step7 microwin và Simulator để thiết kế và mô phỏng các mạch đã thiết kế	4	[2.2.2]
CĐR2.2	Có khả năng làm việc độc lập, làm việc theo nhóm và giao tiếp tốt.	4	[2.2.4]
<b>CĐR3</b>	<b>Năng lực tự chủ và trách nhiệm</b>		
CĐR3.1	Có phẩm chất đạo đức tốt; có lòng yêu nghề, ý thức tổ chức kỷ luật lao động; có trách nhiệm công dân, chấp hành tốt chủ trương, đường lối chính sách của	4	[2.3.1]

<b>CĐR học phần</b>	<b>Mô tả</b>	<b>Thang đo Bloom</b>	<b>Phân bố CĐR học phần trong CTĐT</b>
	Đảng, pháp luật của Nhà nước, nội quy, quy định của cơ quan, đơn vị		
CĐR3.2	Có trách nhiệm với công việc được giao; nghiêm túc, trung thực, khách quan, tác phong làm việc chuyên nghiệp, khoa học; thái độ cầu thị, hợp tác, thân thiện với các đồng nghiệp và cá nhân khác trong công việc.	4	[2.3.2]
CĐR3.3	Tích cực tự học và cập nhật kiến thức, kết hợp giữa lý thuyết và thực tiễn đúc kết kinh nghiệm để giải quyết vấn đề sáng tạo và hiệu quả đáp ứng yêu cầu công việc.	4	[2.3.3]

**1. Ma trận liên kết nội dung với chuẩn đầu ra học phần:**

Chương	Nội dung học phần	Chuẩn đầu ra của học phần						
		CDR1		CDR2		CDR3		
		CDR 1.1	CDR 1.2	CDR 2.1	CDR 2.2	CDR 3.1	CDR 3.2	CDR 3.3
1	Chương 1: Cơ sở lý thuyết 1.1. Khái niệm về logic hai trạng thái 1.2. Các hàm và các tính chất cơ bản của đại số logic 1.3. Các phương pháp biểu diễn hàm logic 1.4. Các phương pháp tối thiểu hoá hàm logic		x		x	x	x	x
2	Chương 2: Hệ điều khiển tổ hợp 2.1 Khái niệm và mô hình toán học điều khiển logic tổ hợp 2.2 Cách phân tích hệ điều khiển logic tổ hợp và ứng dụng 2.3 Tổng hợp mạch tổ hợp		x		x	x	x	x
3	Chương 3. Mạch logic trình tự 3.1. Khái niệm chung. 3.2. Các phương pháp mô tả mạch logic trình tự. 3.3. Tổng hợp mạch trình tự 3.4. Grafset – công cụ mô tả mạch trình tự trong công nghiệp		x		x	x	x	x
4	Chương 4: Hệ điều khiển logic sử dụng PLC. 4.1. Tổng quát về PLC 4.2. Thiết bị điều khiển logic khả trình S7 – 200 4.3. Ngôn ngữ lập trình của S7-200	x	x	x	x	x	x	x

## 11. Đánh giá học phần

### 11.1. Kiểm tra và đánh giá trình độ

Chuẩn đầu ra	Mức độ thành thạo được đánh giá bởi
CDR1	Bài tập, thảo luận nhóm, kiểm tra giữa học phần và thi kết thúc học phần.
CDR2	Bài tập, thảo luận nhóm, kiểm tra giữa học phần và thi kết thúc học phần.
CDR3	Bài tập, thảo luận nhóm, kiểm tra giữa học phần và thi kết thúc học phần.

11.2. Cách tính điểm học phần: Tính theo thang điểm 10 sau đó chuyển thành thang điểm chữ và thang điểm 4

STT	Điểm thành phần	Quy định	Trọng số	Ghi chú
1	Điểm thường xuyên, đánh giá nhận thức, thái độ thảo luận, chuyên cần của sinh viên.	02 điểm đánh giá trở lên	20%	
2	Kiểm tra giữa học phần	01 bài	30%	
3	Thi kết thúc học phần	01 bài	50%	

### 11.3. Phương pháp đánh giá

- Điểm kiểm tra thường xuyên; điểm đánh giá nhận thức; điểm thái độ tham gia thảo luận; điểm chuyên cần được đánh giá theo phương pháp quan sát. Điểm thực hành được đánh giá theo hình thức đánh giá năng lực thực hiện.

- Kiểm tra giữa học phần được thực hiện sau khi học xong chương 3, được đánh giá theo hình thức tự luận:

- + Thời gian làm bài: 90 phút
- + Sinh viên không sử dụng tài liệu

- Thi kết thúc học phần theo hình thức tự luận:

- + Thời gian làm bài: 90 phút
- + Sinh viên không sử dụng tài liệu

## 12. Phương pháp dạy và học

Giảng viên giới thiệu học phần, tài liệu học tập, tài liệu tham khảo, các địa chỉ website để tìm tư liệu liên quan đến môn học. Nêu nội dung cốt lõi của chương và tổng kết chương, sử dụng bài giảng điện tử và các giáo cụ trực quan trong giảng dạy. Tập trung hướng dẫn học, phản hồi kết quả thảo luận, kết quả kiểm tra và các nội dung lý thuyết chính mỗi chương.

Giảng viên mô tả các hoạt động thực tế trong quá trình sản xuất và liên hệ đến việc xây dựng, đọc và giải thích yêu cầu công nghệ lập trình..

Các phương pháp giảng dạy có thể áp dụng: Phương pháp thuyết trình; Phương pháp thảo luận nhóm; Phương pháp mô phỏng; Phương pháp minh họa; Phương pháp miêu tả, làm mẫu.

Sinh viên chuẩn bị bài từng chương, làm bài tập đầy đủ, trau dồi kỹ năng làm việc nhóm để chuẩn bị bài thảo luận.

Sinh viên tích cực, chủ động nắm bắt kiến thức lý thuyết để vận dụng và phát triển kỹ năng, tư duy về lập trình do giảng viên yêu cầu, đồng thời sinh viên phải thể hiện được tính kiên trì, tỉ mỉ. Trong quá trình học tập, sinh viên được khuyến khích đặt câu hỏi phản biện, trình bày quan điểm, các ý tưởng sáng tạo mới dưới nhiều hình thức khác nhau

### 13. Yêu cầu học phần

- Yêu cầu về nghiên cứu tài liệu: Đọc thêm các tài liệu về thiết bị logic khả trình, **các dòng PLC**.

- Yêu cầu về làm bài tập: Làm đầy đủ các bài tập theo yêu cầu của giảng viên và các chủ đề tự học theo nhóm

- Yêu cầu về thái độ học tập: Chuẩn bị đầy đủ tài liệu và dụng cụ học tập trước khi đến lớp. Tích cực thực hiện các yêu cầu được giao.

- Yêu cầu về chuyên cần: Sinh viên tham dự ít nhất 80% thời lượng học phần theo yêu cầu.

- Yêu cầu về **kiểm tra** giữa học phần và thi kết thúc học phần: Sinh viên thực hiện theo kế hoạch tiến độ, quy chế.

### 14. Tài liệu học tập

- **Tài liệu bắt buộc:**

[1]. Trường Đại học Sao Đỏ (2016), *Giáo trình Điều khiển Logic và PLC*

- **Tài liệu tham khảo:**

[2]. PGS.TS. Nguyễn Trọng Thuận (2006), *Điều khiển Logic & ứng dụng*, NXB Khoa học và kỹ thuật.

### 15. Nội dung chi tiết học phần:

TT	Nội dung giảng dạy	Lý thuyết	Thực hành	Tài liệu đọc trước	Nhiệm vụ của sinh viên
1	<p>Chương 1: Cơ sở lý thuyết</p> <p>Mục tiêu chương: Trình bày được những khái niệm cơ bản về điều khiển logic; Hiểu được các hàm và các tính chất cơ bản của đại số logic, các phương pháp tối thiểu hóa hàm logic.</p> <p>Nội dung cụ thể:</p> <p>1.1. Khái niệm về logic hai trạng thái</p> <p>1.2. Các hàm và các tính chất cơ bản của đại số logic</p>	3		[1] [2]	<p>+ Chuẩn bị trước giáo trình và các dụng cụ học tập.</p> <p>+ Đọc tài liệu tham khảo:</p> <p>Chương 1/mục 1.1, 1.2,1.3[1]</p> <p>Chương 1/mục 1.1, 1.2, 1.3[2]</p> <p>+ Nghiên cứu trước bài học hôm sau</p>

TT	Nội dung giảng dạy	Lý thuyết	Thực hành	Tài liệu đọc trước	Nhiệm vụ của sinh viên
	1.2.1. Hàm logic cơ bản 1.2.2. Các tính chất và một số hệ thức cơ bản của đại số logic. 1.3. Các phương pháp biểu diễn hàm logic 1.3.1. Phương pháp biểu diễn thành bảng 1.3.2. Phương pháp hình học 1.3.3. Phương pháp biểu thức đại số (phương pháp giải tích) 1.3.4. Phương pháp biểu diễn hàm logic bằng bảng Karnaugh (Các nô)				
2	1.4. Các phương pháp tối thiểu hoá hàm logic 1.4.1. Phương pháp tối thiểu hoá hàm logic bằng biến đổi số 1.4.2. Phương pháp tối thiểu hoá hàm logic theo thuật toán	3		[1] [2]	+ Đọc tài liệu tham khảo: Chương 1/mục 1.4[1] Chương 1/mục 1.4[2] + Nghiên cứu trước bài học hôm sau
3	Chương 2: Hệ điều khiển tổ hợp Mục tiêu chương: Trình bày được những khái niệm cơ bản về hệ điều khiển tổ hợp. Nội dung cụ thể: 2.1 Khái niệm và mô hình toán học điều khiển logic tổ hợp 2.2 Cách phân tích hệ điều khiển logic tổ hợp và ứng dụng	3		[1] [2]	+ Đọc tài liệu tham khảo: Chương 2/mục 2.1, 2.2[1] Chương 2/mục 2.1, 2.2[2] + Nghiên cứu trước bài học hôm sau.
4	2.3. Tổng hợp mạch tổ hợp	3		[1] [2]	+ Đọc tài liệu tham khảo: Chương 2/mục 2.3[1]



TT	Nội dung giảng dạy	Lý thuyết	Thực hành	Tài liệu đọc trước	Nhiệm vụ của sinh viên
					Chương 2/mục 2.3.1, 2.3.2, 2.3.3[2]
5	<p>Chương 3. Mạch logic trình tự</p> <p>Mục tiêu chương: Trình bày được những khái niệm cơ bản về Mạch logic trình tự; Hiểu được các phương pháp mô tả mạch logic trình tự và mạch Grafcet</p> <p>Nội dung cụ thể:</p> <p>3.1. Khái niệm chung.</p> <p>3.1.1. Giới thiệu và một số định nghĩa</p> <p>3.1.2. Một số phần tử nhớ trong logic trình tự</p> <p>3.2. Các phương pháp mô tả mạch logic trình tự.</p> <p>3.2.1. Phương pháp bảng chuyển trạng thái</p> <p>3.2.2. Phương pháp đồ hình trạng thái</p> <p>3.2.3. Phương pháp lưu đồ</p>	3		[1] [2]	<p>+ Đọc tài liệu tham khảo:</p> <p>Chương 3/mục 3.1, 3.2[1]</p> <p>Chương 3/ mục 3.1, 3.2, 3.3[2]</p> <p>+ Nghiên cứu trước bài học hôm sau</p>
6	<p>3.3. Tổng hợp mạch trình tự</p> <p>3.3.1. Tổng hợp theo phương pháp bảng trạng thái</p> <p>3.3.2. Tổng hợp theo phương pháp đồ hình Mealy hoặc Moore</p>	3		[1] [2]	<p>+ Đọc tài liệu tham khảo:</p> <p>Chương 3/mục 3.3[1]</p> <p>Chương 3/ mục 3.4[2]</p> <p>+ Nghiên cứu trước bài học hôm sau.</p>
7	<p>3.4. Grafcet – công cụ mô tả mạch trình tự trong công nghiệp</p> <p>3.4.1 Hoạt động theo logic trình tự của thiết bị công nghiệp</p> <p>3.4.2 Định nghĩa Grafcef</p> <p>3.4.3. Một số ký hiệu dùng trong Grafcef</p> <p>3.4.4. Quy tắc vượt qua</p>	3		[1] [2]	<p>+ Đọc tài liệu tham khảo:</p> <p>Chương 3/mục 3.4[1]</p> <p>Chương 3/ mục 3.5 [2]</p> <p>Chương 4[2]</p> <p>+ Nghiên cứu trước bài học hôm sau.</p>

TT	Nội dung giảng dạy	Lý thuyết	Thực hành	Tài liệu đọc trước	Nhiệm vụ của sinh viên
	chuyên tiếp				
8	Ôn tập, kiểm tra giữa học phần	3		[1] [2]	Làm bài kiểm tra giữa học phần.
9	<p>Chương 4: Hệ điều khiển logic sử dụng PLC.</p> <p>Mục tiêu chương: Trình bày được những khái niệm tổng quát về PLC; Hiểu được các phương pháp lập trình, cú pháp lệnh và lập trình được các bài toán điều khiển cơ bản.</p> <p>4.1. Tổng quát về PLC</p> <p>4.1.1. Khái niệm</p> <p>4.1.2. Cấu tạo của PLC</p> <p>4.1.3. Sơ đồ cấu trúc PLC</p> <p>4.1.4. Nguyên lý làm việc</p> <p>4.1.5. Ưu nhược điểm</p> <p>4.1.6. Ứng dụng</p> <p>4.1.7. Trình tự thiết kế hệ thống điều khiển logic ứng dụng PLC</p> <p>4.2. Thiết bị điều khiển logic khả trình S7 – 200</p> <p>4.2.1. Cấu hình cứng</p> <p>4.2.2. Mô tả các đèn báo và công tắc</p> <p>4.2.3. Cấu trúc bộ nhớ</p> <p>4.2.4. Mở rộng cổng vào ra (Module mở rộng)</p> <p>4.2.5 Thực hiện chương trình</p> <p>4.2.6. Cấu trúc chương trình</p> <p>4.2.7. Phần mềm lập trình</p>	3		[1]	+ Đọc tài liệu tham khảo Chương 4/mục 4.1, 4.2[1] + Nghiên cứu trước bài học hôm sau.
10	<p>4.3. Ngôn ngữ lập trình của S7-200</p> <p>4.3.1. Giới thiệu chung</p> <p>4.3.2 Bảng tóm tắt một số lệnh cơ bản của S7 – 200</p>	3		[1]	+ Đọc tài liệu tham khảo: Chương 4/mục 4.3.1, 4.3.2[1]

TT	Nội dung giảng dạy	Lý thuyết	Thực hành	Tài liệu đọc trước	Nhiệm vụ của sinh viên
11	4.3.3. Cú pháp hệ lệnh của S7 – 200 4.3.3.1. Toán hạng và giới hạn cho phép 4.3.3.2. Lệnh vào/ra 4.3.3.3. Lệnh ghi/xoá giá trị cho tiếp điểm	3		[1]	+ Đọc tài liệu tham khảo: Chương 4/mục 4.3.3[1]. + Nghiên cứu trước bài học hôm sau.
12	4.3.3.4. Các lệnh logic đại số Boolean. 4.3.3.5. Các lệnh so sánh và di chuyển nội dung ô nhớ 4.3.3.6. Các lệnh làm việc với Timer	3		[1]	+ Đọc tài liệu tham khảo: Chương 4/mục 4.3.3[1] + Nghiên cứu trước bài học hôm sau.
13	4.3.3.7. Các lệnh làm việc với Counter 4.3.3.8. Các lệnh so sánh 4.3.3.9. Lệnh thời gian thực 4.3.4. Một số ví dụ ứng dụng	3		[1]	+ Đọc tài liệu tham khảo: Chương 4/mục 4.3[1] + Nghiên cứu trước bài học hôm sau.
14	Bài tập chương 4	3		[1]	+ Làm bài tập chương 4
15	Bài tập chương 4	3		[1]	+ Đọc tài liệu tham khảo: Chương 5[1]
16	Ôn tập, thi kết thúc học phần			[1] [2]	+ Ôn tập theo chương trình đã học. + Đọc giáo trình Điều khiển Logic & PLC

Hải Dương, ngày 19 tháng 8 năm 2016

KT.HIỆU TRƯỞNG  
PHÓ HIỆU TRƯỞNG



TS. Phí Đăng Tuệ

TRƯỞNG KHOA

Nguyễn Trọng Các

TRƯỞNG BỘ MÔN

Nguyễn Thị Phương Oanh